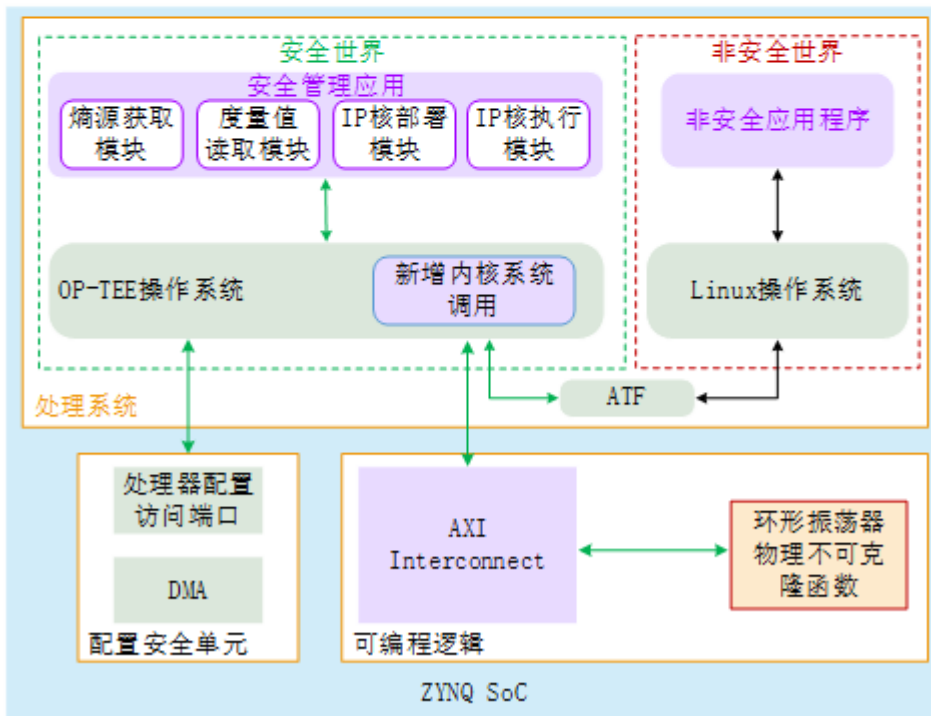


FPGA 安全启动的流程图



FPGA 安全启动后的设备状态图